
ΒΙΟΓΡΑΦΙΚΟ ΥΠΟΜΝΗΜΑ

Νικολάου Στ. Πετράκη

ΔΙΔΑΚΤΟΡΟΣ ΜΗΧΑΝΙΚΟΥ
ΔΙΠΛΩΜΑΤΟΥΧΟΥ ΗΛΕΚΤΡΟΛΟΓΟΥ ΜΗΧΑΝΙΚΟΥ

Καθηγητή Εφαρμογών του Τ.Ε.Ι. ΚΡΗΤΗΣ
με ειδικότητα «Πληροφορική»
και μ' εξειδίκευση
«Προγραμματισμός Η/Υ και Δίκτυα Η/Υ»

ΧΑΝΙΑ, Ιούνιος 2012

ΠΕΡΙΕΧΟΜΕΝΑ

Περιεχόμενα	1
1. Προσωπικά στοιχεία.....	2
2. Σπουδές.....	2
3. Επαγγελματική Πορεία	3
4. Επιστημονική Δραστηριότητα	3
4.α. Μέλος Επιστημονικών Ενώσεων.....	3
4.β. Επίβλεψη Πτυχιακών Εργασιών στο ΤΕΙ Κρήτης	4
4.γ. Ερευνητικά (επιστημονικά και τεχνολογικά) Πεδία Εξειδίκευσης & Ενδιαφέροντος	5
4.δ. Εκπαιδευτικά Σεμινάρια.....	5
4.ε. Ξένες Γλώσσες.....	5
5. Διδακτικό Έργο	5
5.α. Αυτοδύναμη Διδασκαλία Μαθημάτων στο Τ.Ε.Ι. Κρήτης.....	5
5.β. Αναλυτικά μετά τον διορισμό μου στο Τμήμα Ηλεκτρονικής του Τ.Ε.Ι. Κρήτης	6
5.γ. Αυτοδύναμη Διδασκαλία Μαθημάτων στο τμήμα ΗΜΜΥ του Πολυτεχνείου Κρήτης.....	8
5.δ. Άλλη Διδασκαλία	8
5.ε. Εποπτεία ή /και επίβλεψη Πρακτικής Άσκησης τελειόφοιτων του Τ.Ε.Ι. Κρήτης.....	9
6. Ερευνητικό Έργο.....	9
6.α. Αναπτυξιακό Έργο.....	9
6.β. Συμμετοχή σε Ερευνητικά Προγράμματα.....	10
6.γ. Συμμετοχή σε Ερευνητικές Προτάσεις που δεν εγκρίθηκαν	10
7. Διοικητικό Έργο (Συμμετοχή σε Διοικητικές Δραστηριότητες)	11
8. Δημοσιευμένο Έργο.....	13
8.α. Διατριβές.....	13
8.β. Τεχνικές Αναφορές	13
8.γ. Δημοσιεύσεις σε Διεθνή Επιστημονικά Περιοδικά (μετά από κρίση).....	13
8.δ. Εργασίες σε Πρακτικά Διεθνών Συνεδρίων (μετά από κρίση στο πλήρες κείμενο)	13
8.ε. Αναφορές (Citations) στις προηγούμενες εργασίες.....	15
8.στ. Σημειώσεις Παραδόσεων στο Τ.Ε.Ι. Κρήτης	15

ΒΙΟΓΡΑΦΙΚΟ ΥΠΟΜΝΗΜΑ

1. Προσωπικά στοιχεία

Όνοματεπώνυμο:	Νικόλαος Πετράκης	
Πατρώνυμο:	Στυλιανός	
Όνομα μητρός:	Μαρία	
Τόπος και Ημερομηνία γεννήσεως:	Ρέθυμνο, 20 Ιανουαρίου 1967	
Εθνικότητα:	Ελληνική	
Οικογενειακή κατάσταση:	Έγγαμος με τρία παιδιά	
Στρατιωτικές υποχρεώσεις:	Εκπληρωμένες από τις 20 Μαΐου 1997	
Επάγγελμα:	Καθηγητής Εφαρμογών στο Τμήμα Ηλεκτρονικής του Τ.Ε.Ι. Κρήτης	
Διεύθυνση γραφείου:	Τεχνολογικό Εκπαιδευτικό Ίδρυμα Κρήτης Τμήμα Ηλεκτρονικής (Παράρτημα Χανίων) Ρωμανού 3 Χαλέπα, Τ.Κ. 73133, Χανιά, Κρήτη. τηλ. +30 2821 023064, fax: +30 2821 023003 email : npet@chania.teicrete.gr n.petrakis@computer.org	
Διεύθυνση μόνιμης κατοικίας:	Κορακίες Ακρωτηρίου Χανίων, Τ.Θ. 171, Τ.Κ. 731 42 τηλ. +30 2821 069361, κινητό : +30 6944 994754	

2. Σπουδές

- 1990 - 1995**
Πανεπιστήμιο "ΠΟΛΥΤΕΧΝΕΙΟ" της Τιμισοάρα (Ρουμανία), Σχολή Ηλεκτρονικών Υπολογιστών και Αυτοματισμού
Διδακτορικό Δίπλωμα.
Τομέας αξιοπιστίας των συστημάτων υπολογισμού.
Θέμα διδακτορικής διατριβής: "Αύξηση της αξιοπιστίας και της διαθεσιμότητας των συστημάτων υπολογισμού με την αποτελεσματική χρήση του αυτοελέγχου"
- 1985 - 1990 ***
Πολυτεχνικόν Ινστιτούτον "ΤΡΑΪΑΝ ΒΟΥΙΑ" Τιμισοάρα, Σχολή Ηλεκτρικής Μηχανικής, Τομέας Υπολογιστών και Αυτοματισμού
Δίπλωμα Ηλεκτρολόγου Μηχανικού (κύκλος: Ηλεκτρονικών Υπολογιστών) με βαθμό εννέα (9).
Η διπλωματική εργασία έχει τίτλο "Προσωπικός ηλεκτρονικός υπολογιστής πολυσυμβατός"
- 1984 - 1985**
Πανεπιστήμιο της Τιμισοάρα, Σχολή Φιλολογίας
Πιστοποιητικό προβιβασμού, με βαθμό 9, του έτους προετοιμασίας για το Ρουμάνικο Πολυτεχνείο (ρουμάνικη γλώσσα και ορολογία)
- 1981 - 1984**
4ο Γενικό Λύκειο Ρεθύμνης
Απολυτήριο λυκείου με βαθμό $17\frac{2}{10}$

* Στις 15 Οκτωβρίου 1989 μου απονεμήθηκε τιμητική διάκριση (**DIPLOMA DE ONOARE**) από την σχολή στην οποία φοιτούσα λόγω επίτευξης εξαιρετικών αποτελεσμάτων (μέσος όρος βαθ/γίας 8,71) κατά το Ακαδημαϊκό έτος 1988-1989.

3. Επαγγελματική Πορεία

- 11/1995 - 5/1997 Στρατιώτης Υλικού Πολέμου, Ειδικός Επιστήμονας – Προγραμματιστής Η/Υ στο Στρατό Ξηράς – Μ.Κ. - Γ.Ε.Σ..
- 7/1997 – 4/2005 Άσκηση ελεύθερου επαγγέλματος Ηλεκτρολόγου Μηχανικού (εκπόνηση μελετών, έρευνα, διδασκαλία). [Α.Μ. Τ.Ε.Ε. 76524]
- 9/1997 - 9/1999 Διαχειριστής Συστημάτων Υπολογισμού, Τμήμα Ηλεκτρονικών Μηχανικών & Μηχανικών Υπολογιστών Πολυτεχνείου Κρήτης (συμβάσεις Αν. Καθ. Π.Δ. 407/80).
- 9/1997 - 7/2002 Ωρομίσθιος Επιστημονικός Συνεργάτης (με πλήρη προσόντα), Ομάδα Μαθημάτων Πληροφορικής, Τμήμα Ηλεκτρονικής Τ.Ε.Ι. Κρήτης.
- 9/1999 - 2/2000 Επιστημονικός Συνεργάτης, διδασκαλία μαθήματος «Προγραμματισμός Η/Υ» θεωρία και εργαστ., Τμήμα Μουσικής Τεχνολογίας και Ακουστικής, Παρ/μα Ρεθύμνου Τ.Ε.Ι. Κρήτης.
- 9/1999 - 2/2003 Επιστημονικός Συνεργάτης, διδασκαλία αρκετών θεωρητικών και εργαστηριακών μαθημάτων Πληροφορικής και δικτύων Η/Υ καθώς και διενέργεια εξετάσεων, Τμήμα Τηλεπικοινωνιών και Δικτύων Η/Υ Παρ/τος Χανίων (Πρόγραμμα Σπουδών Επιλογής – Π.Σ.Ε.) Τ.Ε.Ι. Κρήτης.
- 3/2000 - 2/2002 Αυτοδύναμη Διδασκαλία Μαθημάτων (συμβάσεις Αν. Καθ. Π.Δ. 407/80), Τμήμα Ηλεκτρονικών Μηχανικών & Μηχανικών Υπολογιστών Πολυτεχνείου Κρήτης.
- 9/2002 - 3/2003 Συμβασιούχος Επιστημονικός Συνεργάτης (με προσόντα Καθηγητή Εφαρμογών), Τομέας Αυτοματισμού και Πληροφορικής, Τμήμα Ηλεκτρονικής Τ.Ε.Ι. Κρήτης
- 3/2003 – 1/2007 Επί θητεία Καθηγητής Εφαρμογών μ’ εξειδίκευση «Προγραμματισμός Η/Υ και Δίκτυα Η/Υ», Τομέας Αυτοματισμού και Πληροφορικής, Τμήμα Ηλεκτρονικής Παραρτήματος Χανίων Τ.Ε.Ι. Κρήτης. (Φ.Ε.Κ. Διορισμού 17/02/2003, Αρ. Φύλλου 35, σελ. 278, Ορκωμοσία στις 14/03/2003).
- 1/2007 - σήμερα Μόνιμος Καθηγητής Εφαρμογών μ’ εξειδίκευση «Προγραμματισμός Η/Υ και Δίκτυα Η/Υ», Τομέας Αυτοματισμού και Πληροφορικής, Τμήμα Ηλεκτρονικής Παραρτήματος Χανίων Τ.Ε.Ι. Κρήτης. (Φ.Ε.Κ. Μονιμοποίησης 12/01/2007, Αρ. Φύλλου 7, σελ.37).

4. Επιστημονική Δραστηριότητα

4.α. Μέλος Επιστημονικών Ενώσεων

- Institute of Electrical and Electronics Engineers (**IEEE**). Member since 1988.
- IEEE Computer Society. Member since 1988.
- IEEE Reliability Society. Member since 2007.
- IEEE Education Society. Member since 2007.
- Τεχνικό Επιμελητήριο Ελλάδος (**ΤΕΕ**). Μέλος από το 1997.
- Πανελλήνιος Σύλλογος Διπλωματούχων Μηχανολόγων Ηλεκτρολόγων (Π.Σ.Δ.Μ.Η.). Μέλος από το 1997.
- Ενταγμένος στο Μητρώο Εκπαιδευτών Συνεχιζόμενης Επαγγελματικής Κατάρτισης (Σ.Ε.Κ.) του Εθνικού Κέντρου Πιστοποίησης (Ε.ΚΕ.ΠΙΣ.) από το 2002.

4.β. Επίβλεψη Πτυχιακών Εργασιών στο ΤΕΙ Κρήτης

1. 14/09/1999 «Σχεδιασμός και Υλοποίηση μιας γλώσσας Προγραμματισμού για multimedia εφαρμογές» του αποφοίτου Βασίλη Ταβουλτσίδη, Τμήμα Ηλεκτρονικής.
2. 27/02/2002 «Μελέτη, σχεδίαση και κατασκευή προγραμματιζόμενων LFSRs που προορίζονται να χρησιμοποιηθούν σαν Pattern Generators και Signature Analyzers» του αποφοίτου Μιχάλη Γεωργιάδη, Τμήμα Ηλεκτρονικής.
3. 04/04/2002 «Σχεδιασμός και Υλοποίηση Αρχιτεκτονικής PCI Interface» του αποφοίτου Παναγιώτη Μαργαράνη, Τμήμα Ηλεκτρονικής. [σε συνεργασία με τον Αναπλ. Καθ. Αντωνιδάκη Εμμ.]
4. 04/06/2002 «Πρόγραμμα Διαχείρισης Βάσεως Δεδομένων Γυμνασίου με τη χρήση ACCESS 2000» του αποφοίτου Εμμανουήλ Χλωμού, Τμήμα Ηλεκτρονικής.
5. 29/10/2002 «Σχεδίαση και δημιουργία ενός λογισμικού πακέτου σε JAVA (server – client) για διαδικτυακή συνομιλία (chat)» των αποφοίτων Δημήτρη Μισεδάκη και Λευτέρη Λυράκη, Τμήμα Ηλεκτρονικής.

και μετά τον διορισμό μου στο Τμήμα Ηλεκτρονικής του Τ.Ε.Ι. Κρήτης ως Καθηγητής Εφαρμογών:

6. 11/06/2003 «Αυτοματοποιημένος χωροχρονοπρογραμματισμός των παραδόσεων και των εξετάσεων στα Ιδρύματα Τεχνολογικής Εκπαίδευσης» του αποφοίτου Παναγιώτη Παντελάκη, Τμήμα Τηλεπικοινωνιών και Δικτύων Η/Υ (Π.Σ.Ε.).
7. 13/02/2004 «Εφαρμογή Διαχείρισης της Αποθήκης Υλικού» των αποφοίτων Νίκου Φωτοδημητράκη και Νίκου Λελεδάκη, Τμήμα Ηλεκτρονικής.
8. 24/09/2004 «Μελέτη και Προσομοίωση Ενσύρματων ATM & Ασύρματων Δικτύων (με χρήση OPNET)» της αποφοίτου Μαρίας-Μαρκέλλας Παπασταματάκη, Τμήμα Τηλεπικοινωνιών και Δικτύων Η/Υ (Π.Σ.Ε.) [σε συνεργασία με τον Καθ. Εφαρμογών Μπαρμπουνάκη Ι.]
9. 21/07/2005 «Ανάλυση – Ανάπτυξη Λογισμικού Διαχείρισης Ελαιουργείου» του αποφοίτου Βασιλείου Ευαγγελίδη, Τμήμα Τηλεπικοινωνιών και Δικτύων Η/Υ (Π.Σ.Ε.).
10. 19/12/2005 «Μελέτη Αλγορίθμων Κρυπτογράφησης/Αποκρυπτογράφησης και Υλοποίηση του Αλγόριθμου D.E.S. μέσω Λογισμικού» του αποφοίτου Κωνσταντίνου Χριστόφилου, Τμήμα Ηλεκτρονικής.
11. 21/12/2005 «Μελέτη Αλγορίθμων Κρυπτογράφησης και Υλοποίηση του DES και Triple-DES σε FPGA με την χρήση της Γλώσσας Περιγραφής Υλικού VHDL» του αποφοίτου Αντωνίου Φιοιλιτάκη, Τμήμα Ηλεκτρονικής.
12. 16/01/2006 «Υλοποίηση Λογισμικού Συντήρησης Οχημάτων και Διαχείρισης Ανταλλακτικών, κατάλληλο για συνεργεία αυτοκινήτων, χρησιμοποιώντας τη Microsoft Access» του αποφοίτου Παναγιώτη Γιαννάκη, Τμήμα Τηλεπικοινωνιών και Δικτύων Η/Υ (Π.Σ.Ε.).
13. 05/07/2007 «Audio File Converter», Vicente Martinez Oliver, Dep. Of Electronic, University of Castilla-La-Mancha (Erasmus student final degree project).
14. 09/06/2008 «Σχεδίαση και υλοποίηση λογισμικού για την δήλωση των μαθημάτων από τους σπουδαστές μέσω Διαδικτύου» του αποφοίτου Μιχάλη-Χαράλαμπου Ηλία, Τμήμα Ηλεκτρονικής.
15. 12/09/2008 «Σχεδίαση και υλοποίηση ολοκληρωμένης διεπαφής για τον έλεγχο βηματικών κινητήρων μέσω της θύρας USB ενός Η/Υ» του αποφοίτου Νικήτα Γιαννακόπουλου, Τμήμα Ηλεκτρονικής.
16. 22/09/2008 «Σχεδίαση και κατασκευή συστήματος επιτήρησης και ελέγχου βιομηχανικού εξοπλισμού μέσω Η/Υ» του αποφοίτου Κωνσταντίνου Κασμάτη, Τμήμα Ηλεκτρονικής.
17. 16/10/2008 «Υλοποίηση λογισμικού πακέτου για την διαχείριση δωματίων ξενοδοχείου χρησιμοποιώντας την MicroSoft Access» του αποφοίτου Δημοσθένη Χρονόπουλου, Τμήμα Ηλεκτρονικής.
18. 26/06/2009 «Σχεδίαση και Υλοποίηση Εφαρμογής για την Ηλεκτρονική Τήρηση Πρωτοκόλλου στο Ι.Κ.Α. χρησιμοποιώντας την MS-Access» των αποφοίτων Θανάση Καββαδία και Δημήτρη Μυλωνά, Τμήμα Ηλεκτρονικής.
19. 30/06/2009 «Μελέτη του αλγορίθμου κρυπτογράφησης Advanced Encryption Standard (AES) και υλοποίησή του σε FPGA με την VHDL» του αποφοίτου Γιώργου Σιδέρη, Τμήμα Ηλεκτρονικής.
20. 20/01/2011 «Μελέτη του αλγορίθμου κρυπτογράφησης Advanced Encryption Standard (AES) και υλοποίησή του μέσω λογισμικού» του αποφοίτου Νικολάου Δανδουλάκη, Τμήμα Ηλεκτρονικής.

21. 09/12/2011 «Σχεδίαση και υλοποίηση διαδραστικής ιστοσελίδας με ορολογία για Ηλεκτρονικούς» του αποφοίτου Μαρίνου Ιωάννου, Τμήμα Ηλεκτρονικής.
22. 19/12/2011 «Σχεδίαση και υλοποίηση πλατφόρμας ηλεκτρονικού εμπορίου» της αποφοίτου Μαρίας Παθιάκη, Τμήμα Ηλεκτρονικής.
23. 26/01/2012 «Μελέτη και σχεδίαση μιας υποτυπώδους κεντρικής μονάδας επεξεργασίας στα 32 μπιτ» του αποφοίτου Εμμανουήλ Καπαρού, Τμήμα Ηλεκτρονικής.
24. 23/03/2012 «Μελέτη, σχεδίαση και υλοποίηση σε FPGA, προγραμματιζόμενων LFSR με δυνατότητα παραγωγής τόσο της ορθής όσο και της ανάστροφης ακολουθίας τους» του αποφοίτου Εμμανουήλ Σαλούστρου, Τμήμα Ηλεκτρονικής.
25. 21/05/2012 «Μελέτη και κατασκευή συστήματος ηλεκτρικής υποβοήθησης για ποδήλατο» του αποφοίτου Ιωάννου Φαρσαράκη, Τμήμα Ηλεκτρονικής.

4.γ. Ερευνητικά (επιστημονικά και τεχνολογικά) Πεδία Εξειδίκευσης & Ενδιαφέροντος

- **Τεχνικές Προγραμματισμού και Αλγόριθμοι.** Μελέτη αλγορίθμων ταξινόμησης – αναζήτησης, σχεδίαση αλγορίθμων, υλοποίηση εύχρηστων (User Friendly) εφαρμογών.
- **Λογική Σχεδίαση και Αριθμητική Υπολογιστών.** Numerical Computation, Floating Point Arithmetic, VLSI design and test.
- **Δοκιμή Ψηφιακών Συστημάτων και Συστήματα με Ανοχή στις Βλάβες.** Τεχνικές DFT (design for testability). Fault tolerance, Built In Self Test (BIST). Αυτοδοκιμή / Αυτοέλεγχος (self-testing / self-checking).
- **Κρυπτογραφία και Κρυπτανάλυση.** Υλοποίηση κρυπτογραφικών τεχνικών είτε μέσω λογισμικού είτε μέσω υλικού (FPGA's) και συγκριτική μελέτη αποδοτικότητας και χρόνου κρυπτογράφησης / αποκρυπτογράφησης.

4.δ. Εκπαιδευτικά Σεμινάρια

- Παρακολούθησα την εκπαίδευση «Προγραμματιζόμενοι ελεγκτές SIMATEC S5 (Βασικός Κύκλος)», που διεξήχθη στη Αθήνα από την SIEMENS A.E. στο διάστημα 02/06/1998 - 09/06/1998.
- Παρακολούθησα το εκπαιδευτικό πρόγραμμα με τίτλο «Νέες Τεχνολογίες Τηλεπικοινωνιών και Πληροφορικής» διάρκειας 300 ωρών, το οποίο οργανώθηκε από το Τ.Ε.Ι. Κρήτης και έλαβε χώρα στο Παράρτημα Χανίων του παραπάνω ιδρύματος από 14 Ιουνίου έως 5 Σεπτεμβρίου 1999.

4.ε. Ξένες Γλώσσες

- Καλή γνώση της Αγγλικής, με εμπειρία στη μελέτη, συγγραφή και παρουσίαση επιστημονικών εργασιών.
- Άριστη γνώση της Ρουμανικής λόγω σπουδών (Certificat από το 1985).

5. Διδακτικό Έργο

5.α. Αυτοδύναμη Διδασκαλία Μαθημάτων στο Τ.Ε.Ι. Κρήτης

1. Προγραμματισμός Η/Υ Ι - Θεωρία (π. 1^ο εξ., Τμ. Ηλεκτρονικής) [97X, 98E, 98X, 99E, 99X, 00E, 00X, 01E]
 1.α. Προγραμματισμός Η/Υ Ι - Εργαστήριο (π. 1^ο εξ., Τμ. Ηλεκτρ.) [97X, 98E, 98X, 99E, 99X, 00E, 00X, 01E]
2. Γλώσσα Προγραμματισμού C - Θεωρία (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.) [99E, 99Θ, 02X]
 2.α. Γλώσσα Προγραμματισμού C - Εργαστήριο (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.) [99E, 99Θ]
3. Προγραμματισμός Η/Υ ΙΙ - Θεωρία (π. 2ου εξ., Τμ. Ηλεκτρονικής) [99E, 99X, 00E, 00X, 01E, 01X, 02E]
 3.α. Προγραμματισμός Η/Υ ΙΙ - Εργαστήριο (π. 2^ο εξ., Τμ. Ηλεκτρονικής) [01X, 02E]

4.	Τεχνολογία Λογισμικού - Θεωρία (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[99X, 01Θ]
4.α.	Τεχνολογία Λογισμικού - Εργαστήριο (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[99X, 01Θ]
5.	Αρχές Βάσεων Δεδομένων - Θεωρία (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[00Ε, 01Ε]
5.α.	Αρχές Βάσεων Δεδομένων - Εργαστήριο (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[00Ε, 01Ε]
6.	Προγραμματισμός Η/Υ Ι - Θεωρία (Τμ. Μουσικής Τεχνολογίας & Ακουστικής – Παρ/μα Ρεθύμνου)	[99X]
6.α.	Προγραμματισμός Η/Υ Ι -Εργαστ (Τμ. Μουσικής Τεχνολογίας & Ακουστικής – Παρ/μα Ρεθύμνου)	[99X]
7.	Λειτουργικά Συστήματα - Θεωρία (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[00X, 01Θ]
7.α.	Λειτουργικά Συστήματα - Εργαστήριο (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[00X, 01Θ]
8.	Διαδίκτυα και Ενδοδίκτυα - Θεωρία (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[01X]
8.α.	Λειτουργικά Συστήματα - Εργαστήριο (Τμ. Τηλεπικοινωνιών & Δικτύων Η/Υ, Π.Σ.Ε.)	[00X, 01Θ]
9.	Σήματα και Συστήματα - Θεωρία (4ου εξ., Τμ. Ηλεκτρονικής)	[02Ε]
9.α.	Σήματα και Συστήματα - Εργαστήριο (4 ^{ου} εξ., Τμ. Ηλεκτρονικής)	[02Ε]
10.	Προγραμματισμός Η/Υ - Θεωρία (2ου εξ., Τμ. Ηλεκτρονικής)	[02X, 03Ε, 03X, 04Ε, 04X, 05Ε, 05X, 06Ε]
10.α.	Προγραμματισμός Η/Υ - Εργαστήριο (2 ^{ου} εξ., Τμ. Ηλεκτρονικής)	[02X, 03Ε, 03X, 04Ε, 04X, 05Ε, 05X, 06Ε]
11.	Ψηφιακά Κυκλώματα Ι - Θεωρία (2ου εξ., Τμ. Ηλεκτρονικής)	[02X, 03Ε, 03X, 04Ε, 04X, 05Ε, 05X, 06Ε]
12.	Ψηφιακά Κυκλώματα ΙΙ - Θεωρία (4ου εξ., Τμ. Ηλεκτρονικής)	[02X, 03Ε, 03X, 04Ε, 04X, 05Ε, 05X, 06Ε]
13.	Μικροηλεκτρονική & VLSI - Εργαστήριο (5ου εξ., Τμ. Ηλεκτρ.)	[02X, 03Ε, 03X, 04Ε, 04X, 05Ε, 05X, 06Ε]
14.	Δομές Δεδομένων και Τεχνικές Προγραμματισμού - Θεωρία (8ου εξ., Τμ. Ηλεκτρονικής)	[04Ε, 05Ε, 06Ε]
15.	Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων - Θεωρία (8ου εξ., Τμ. Ηλεκτρονικής)	[04X, 05X]
16.	Αρχιτεκτονική Η/Υ - Θεωρία (5ου εξ., Τμ. Ηλεκτρονικής)	[08X, 09Ε, 09X, 10Ε]
17.	Εισαγωγή στην ανάπτυξη Λογισμικού - Θεωρία (8ου εξ., Τμ. Ηλεκτρονικής)	[10Ε]

5.β. Αναλυτικά μετά τον διορισμό μου στο Τμήμα Ηλεκτρονικής του Τ.Ε.Ι. Κρήτης

- 2/2003 - 7/2003 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}), 2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), και 4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}), για **16 ώρες/εβδομάδα**.
- 9/2003 - 2/2004 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}), 2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), και 4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}), για **16 ώρες/εβδομάδα**.
- 2/2004 - 7/2004 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}), 2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}), και 5) Δομές Δεδομένων και Τεχνικές Προγραμματισμού (Θ - 8^{ου}), για **17 ώρες/εβδομάδα**.
- 9/2004 - 2/2005 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}), 2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}), και 5) Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων (Θ - 8^{ου}), για **17 ώρες/εβδομάδα**.
- 2/2005 - 7/2005 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),

- 2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Δομές Δεδομένων και Τεχνικές Προγραμματισμού (Θ - 8^{ου}), για **17 ώρες/εβδομάδα**.
- 9/2005 - 2/2006 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων (Θ - 8^{ου}), για **23 ώρες/εβδομάδα**.
- 2/2006 – 7/2006 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Δομές Δεδομένων και Τεχνικές Προγραμματισμού (Θ - 8^{ου}), για **21 ώρες/εβδομάδα**.
- 9/2006 - 2/2007 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
(χάθηκε λόγω καταλήψεων)
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων (Θ - 8^{ου}), για **21 ώρες/εβδομάδα**.
- 2/2007 - 7/2007 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων (Θ - 8^{ου}), για **21 ώρες/εβδομάδα**.
- 9/2007 - 2/2008 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Δομές Δεδομένων και Τεχνικές Προγραμματισμού (Θ - 8^{ου}), για **21 ώρες/εβδομάδα**.
- 2/2007 - 7/2008 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}),
4) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
και 5) Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων (Θ - 8^{ου}), για **21 ώρες/εβδομάδα**.
- 9/2008 - 2/2009 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα Ι (Θ - 2^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
4) Αρχιτεκτονική Η/Υ (Θ - 5^{ου}),
και 5) Δομές Δεδομένων και Τεχνικές Προγραμματισμού (Θ - 8^{ου}), για **16 ώρες/εβδομάδα**.
- 2/2009 - 7/2009 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
4) Αρχιτεκτονική Η/Υ (Θ - 5^{ου}),
και 5) Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων (Θ - 8^{ου}), για **17 ώρες/εβδομάδα**.
- 9/2009 - 2/2010 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),

και 4) Αρχιτεκτονική Η/Υ (Θ - 5^{ου}), για **15 ώρες/εβδομάδα**.

- 2/2010 - 7/2010 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}),
4) Αρχιτεκτονική Η/Υ (Θ - 5^{ου}),
και 5) Εισαγωγή στην Ανάπτυξη Λογισμικού (Θ - 8^{ου}), για **20 ώρες/εβδομάδα**.
- 9/2010 - 2/2011 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}) και
4) Αρχιτεκτονική Η/Υ (Θ - 5^{ου}), για **16 ώρες/εβδομάδα**.
- 2/2011 - 7/2011 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Ε - 2^{ου}),
2) Ψηφιακά Κυκλώματα ΙΙ (Θ - 4^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}) και
4) Αρχιτεκτονική Η/Υ (Θ - 5^{ου}), για **16 ώρες/εβδομάδα**.
- 9/2011 - 2/2012 Διδασκαλία των μαθημάτων: 1) Ψηφιακά Κυκλώματα ΙΙ (Ε - 4^{ου}), 3) Μικροηλεκτρονική & VLSI (Ε - 5^{ου}) και 3) Αρχιτεκτονική Η/Υ (Θ & Ε - 5^{ου}), για **16 ώρες/εβδομάδα**.
- 2/2012 - 7/2012 Διδασκαλία των μαθημάτων: 1) Προγραμματισμός Η/Υ (Θ & Ε - 2^{ου}) και
2) Ψηφιακά Κυκλώματα ΙΙ (Θ & Ε - 4^{ου}), για **16 ώρες/εβδομάδα**.

5.γ. Αυτοδύναμη Διδασκαλία Μαθημάτων στο τμήμα ΗΜΜΥ του Πολυτεχνείου Κρήτης

- | | | |
|------|--|------------|
| 1. | Ψηφιακοί Υπολογιστές – Θεωρία (2ου εξ) | [00Ε] |
| 1.α. | Ψηφιακοί Υπολογιστές – Εργαστηριακές Ασκήσεις (2ου εξ) | [00Ε] |
| 2. | Αισθητήρια και Διεπικοινωνία με Η/Υ – Θεωρία (7ου εξ) | [00Χ, 01Χ] |
| 2.α. | Αισθητήρια και Διεπικοινωνία με Η/Υ (7ου εξ) – Εργαστηριακές Ασκήσεις (7ου εξ) | [00Χ, 01Χ] |
| 3. | Λογική Σχεδίαση Ψηφιακών Κυκλωμάτων – Θεωρία (2ου εξ) | [01Ε] |
| 3.α. | Λογική Σχεδίαση Ψηφιακών Κυκλωμάτων – Εργαστηριακές Ασκήσεις (2ου εξ) | [01Ε] |
| 4. | Εισαγωγή στους Η/Υ & την Πληροφορική – Θεωρία (1ου εξ) | [09Χ] |

5.δ. Άλλη Διδασκαλία

- 2/1993 - 7/1993 Διδασκαλία ενός εξαμήνου σαν βοηθός καθηγητή στην σχολή Μηχανικών Η/Υ στο Τεχνικό Πανεπιστήμιο της Τιμisoάρα στο μάθημα «Τεχνικές κλάδου και Αξιοπιστίας» (Εργαστήρια & Projects)
- 1/2000 - 7/2000 Διδασκαλία σε Πρόγραμμα Συνεχιζόμενης Επαγγελματικής Κατάρτισης με τίτλο «Κατάρτιση Τεχνικών στις Τεχνολογίες Κινητής Τηλεφωνίας» του Κ.Ε.Κ. - Κ.Ε.Α. στο Ρέθυμνο [48 ώρες].
- 9/2000 - 12/2000 Διδασκαλία μαθημάτων «Πληροφορικής - Τεχνολογίας» σε Πρόγραμμα Συνεχιζόμενης Επαγγελματικής Κατάρτισης με τίτλο «Τεχνική Στήριξη Συστημάτων Πληροφορικής» που διοργάνωσε η Νομαρχιακή Αυτοδιοίκηση Ρεθύμνης (Κ.Ε.ΚΑ.Ν.Α.Ρ. - Ν.Ε.Λ.Ε.) [24 ώρες].

5.ε. Εποπτεία ή /και επίβλεψη Πρακτικής Άσκησης τελειόφοιτων του Τ.Ε.Ι. Κρήτης

1. 1/2003 - 8/2003 Επιβλέπων πρακτικής του Π. Παντελάκη στο Εργαστ. Τεχνολογίας Υπολογιστών & Προγραμματισμού.
2. 2/2003 - 9/2003 Επόπτης πρακτικής του Β. Αγγελάκη στην Α. ΑΝΤΑΛΗΣ & ΣΙΑ (MEMO COMPUTERS).
3. 4/2003 - 11/2003 Επόπτης πρακτικής του Β. Ευαγγελίδη στην Εταιρεία Πληροφορικής ΚΑΖΑΖΗΣ ΕΜΜΑΝΟΥΗΛ.
4. 5/2003 - 12/2003 Επόπτης πρακτικής της Ε. Χαιρετάκη στη MULTIMEDIA SYSTEMS CENTER.
5. 8/2003 - 2/2004 Επόπτης πρακτικής της Μ. Δανδόλου στον Δήμο Χανίων.
6. 9/2003 - 3/2004 Επόπτης πρακτικής του Χ. Βαρελάκη στην MEMO COMPUTERS.
7. 10/2003 - 3/2004 Επιβλέπων πρακτικής του Φ. Παπαδιού στο Εργαστήριο Τεχνολογίας Υπολογιστών & Προγραμματισμού
8. 10/2003 - 4/2004 Επόπτης πρακτικής του Α. Φρακτόπουλου στην Αγροτική Τράπεζα Ελλάδος.
9. 10/2003 - 3/2004 Επόπτης πρακτικής της Μ. Παπασταματάκη στην Εθνική Τράπεζα.
10. 10/2003 - 4/2004 Επόπτης πρακτικής του Α. Καπετανάκη στην Δ.Ε.Η. – Δ.Π.Ν. / Περιοχή Χανίων.
11. 11/2003 - 5/2004 Επόπτης πρακτικής του Γ. Νικολαΐδη στον Οργάνωση ΕΠΕ Μηχανογραφικές Εφαρμογές.
12. 12/2003 - 6/2004 Επόπτης πρακτικής του Γ. Νικολαράκη στην Δ.Ε.Υ.Α. Χανίων.
13. 4/2004 - 11/2004 Επόπτης πρακτικής της Α. Μαντατή στην Εργοληπτική Επιχείρηση Εμ. Μαμαλουκάκης.
14. 4/2004 - 11/2004 Επόπτης πρακτικής της Α. Κατσουλάκη στην Εθνική Τράπεζα Ελλάδος.
15. 10/2004 - 3/2005 Επιβλέπων πρακτικής του Μ. Βαφειάδη στο Εργ. Υπολογιστικής Πληροφορικής & Ψηφ. Συστημάτων
16. 10/2004 - 3/2005 Επιβλέπων πρακτικής του Κ. Καραμιχάλη στο Εργ. Υπολογιστικής Πληροφορικής & Ψηφ. Συστημάτων
17. 2/2005 - 8/2005 Επόπτης πρακτικής της Μ. Ιωαννίδου στην Γραμμή – Βακιρτζής Φ.- Καλαϊτζής Β. Ο.Ε..
18. 4/2005 - 9/2005 Επιβλέπων πρακτικής του Α. Φιοιτάκη στο Εργαστήριο Τεχνολογίας Υπολογιστών & Προγραμματισμού
19. 4/2005 - 9/2005 Επιβλέπων πρακτικής του Γ. Καρακατσάνη στο Εργαστ. Τεχνολογίας Υπολογιστών & Προγραμματισμού
20. 4/2006 - 9/2006 Επιβλέπων πρακτικής του Δ. Ουζούνη στο Εργαστήριο Τεχνολογίας Υπολογιστών & Προγραμματισμού
21. 4/2006 - 9/2006 Επιβλέπων πρακτικής του Σ. Ιντζέ στο Εργαστήριο Τεχνολογίας Υπολογιστών & Προγραμματισμού
22. 11/2010 - 4/2011 Επόπτης πρακτικής του Χ. Κωστούλα στην Strofades Electronics Group.
23. 12/2010 - 5/2011 Επόπτης πρακτικής του Χ. Κουβεντάρης στην εταιρεία «Ολοκληρωμένες λύσεις Πληροφορικής – Νικολόπουλος Ν. Ιωάννης».
24. 3/2011 - 8/2011 Επόπτης πρακτικής του Ε. Κατσιφαράκη στο Εργαστήριο Καταμεμημένων Συστημάτων & Αλγορίθμων Παράλληλης Επεξεργασίας του Παραρτήματος Χανίων Τ.Ε.Ι. Κρήτης.
25. 4/2011 - 9/2011 Επόπτης πρακτικής του Σ. Τζαβάρα στο Εργαστήριο Ψηφιακών Ηλεκτρονικών του Παραρτήματος Χανίων Τ.Ε.Ι. Κρήτης.
26. 5/2011 - 11/2011 Επόπτης πρακτικής του Σ. Λατή στην Αρχή Ηλεκτρισμού Κύπρου (ΑΗΚ).
27. 7/2011 - 12/2011 Επόπτης πρακτικής του Ε. Σαλούστρου στην Α.Τ.Σ. – Αλυγιζάκης Ιωάννης Μονοπρόσωπη Ε.Π.Ε.
28. 7/2011 - 12/2011 Επόπτης πρακτικής του Γ. Καστανίδης στην CYTA ΕΛΛΑΣ Τηλεπικοινωνιακή ΑΕ.
29. 11/2011 - 4/2012 Επιβλέπων πρακτικής του Χ. Αρτζουχαλτζή στο Εργαστήριο Ψηφιακών Ηλεκτρονικών του Παραρτήματος Χανίων Τ.Ε.Ι. Κρήτης.

6. Ερευνητικό Έργο

6.α. Αναπτυξιακό Έργο

- 10/1990 - 7/1995 Ως υποψήφιος διδάκτορας ανέπτυξα αρκετές εφαρμογές χρησιμοποιώντας γλώσσες προγραμματισμού όπως την Pascal, C, DBase και ASSIRIS. Οι κυριότερες εφαρμογές είναι το COMPSIM.EXE το οποίο είναι ένας προσομοιωτής της λειτουργίας των ψηφιακών κυκλωμάτων και το BALANTA.EXE που είναι λογιστικό πρόγραμμα για το ισοζύγιο πληρωμών και τα δυο γραμμένα σε C.
- 11/1995 - 5/1997 Υπηρέτησα τον Ελληνικό Στρατό Ξηράς στο Σώμα Υλικού Πολέμου. Μετά τη δίμηνη βασική εκπαίδευση εργάστηκα σαν Ειδικός Επιστήμονας με ειδικότητα Προγραμματιστής Η/Υ στο

μηχανογραφικό κέντρο του 95 ΛΥΠΕΑ της Ρόδου για επτά μήνες, ενώ τους υπόλοιπους εννέα μήνες της στρατιωτικής μου θητείας εργάστηκα στο μηχανογραφικό κέντρο του Γ.Ε.Σ..

- 7/1997 - 4/2005 Άσκηση του ελεύθερου επαγγέλματος του Ηλεκτρολόγου Μηχανικού με εκπόνηση μελετών, επίβλεψη έργων και διεξαγωγή ερευνητικών δραστηριοτήτων.

6.β. Συμμετοχή σε Ερευνητικά Προγράμματα

- 2/1999 – 6/2004 (κατά διαστήματα) Επιστημονικός συνεργάτης και μέλος της ομάδας έργου για το “Τμήμα Τηλεπικοινωνιών και Δικτύων Η/Υ (Πρόγραμμα Σπουδών Επιλογής)” του ιδρυματικού έργου “Προγράμματα Σπουδών Επιλογής - Τ.Ε.Ι. Κρήτης”, με επιστημονικό υπεύθυνο τον καθηγητή Ι. Καλιακάτσο, στα πλαίσια των προγραμμάτων ΕΠΕΑΕΚ και ΕΠΕΑΕΚ ΙΙ.
- 1/2000 - 6/2001 **Νέος Ερευνητής** (με την ομάδα του Τμ. Ηλεκτρονικής / ΤΕΙ Κρήτης, που ήταν ένας από τους συνεργαζόμενους φορείς) στο έργο “Πλατφόρμα Ανάπτυξης Ενεργών Δικτύων με Δυνατότητα «Ενδυνάμωσης Πρωτοκόλλων» σε Δίκτυα ΑΤΜ”, με επιστημονικό υπεύθυνο τον καθηγητή Α.Δόλλα, στα πλαίσια του επιχειρησιακού προγράμματος έρευνας και τεχνολογίας ΕΠΕΤ ΙΙ, δράση ΠΕΝΕΔ 99.

και μετά τον διορισμό μου στο Τμήμα Ηλεκτρονικής του Τ.Ε.Ι. Κρήτης ως Καθηγητής Εφαρμογών:

- 10/2003 – 8/2005 (παράταση έως 8/2006) Μέλος ερευνητικής ομάδας στο έργο “Προγράμματα Προπτυχιακών Σπουδών του ΤΕΙ Κρήτης – Τμήμα Ηλεκτρονικής”, με επιστημονικό υπεύθυνο αρχικά τον αναπλ. καθηγητή Γ. Γλεντή και στην συνέχεια τον αναπλ. καθηγητή Μ. Ταταράκη, στα πλαίσια του ερευνητικού προγράμματος “ΕΠΕΑΕΚ ΙΙ – Ενέργεια 2.2.2.: Ολοκλήρωση της Διερεύνησης και Αναμόρφωση των Προγραμμάτων Σπουδών.
- 2/2004 - σήμερα Μέλος του δυναμικού του Ερευνητικού Τομέα Φυσικών Πόρων και Φυσικών Καταστροφών του Κέντρου Τεχνολογικής Έρευνας Κρήτης.
- 7/2005 - σήμερα Μέλος ερευνητικής ομάδας στο έργο “Ανάπτυξη πλατφόρμας ελέγχου της αντοχής και της συμπεριφοράς των ηλεκτρικών συσκευών σε χαμηλής ποιότητας τάση”, με επιστημονικό υπεύθυνο τον καθ. εφαρμογών Ι. Χατζάκη, στα πλαίσια του ερευνητικού προγράμματος “ΕΠΕΑΕΚ ΙΙ - Αρχιμήδης ΙΙ - Ενίσχυση ερευνητικών ομάδων στο Τ.Ε.Ι. Κρήτης - Μέτρο 2.2”.
- 9/2005 - σήμερα Μέλος ερευνητικής ομάδας στο έργο “Ενοποιημένη τεχνολογική και μεθοδολογική προσέγγιση γεωηλεκτρομαγνητικής μελέτης Δυτικής Κρήτης”, με επιστημονικό υπεύθυνο τον επικ. καθηγητή Ι. Μακρή, στα πλαίσια του ερευνητικού προγράμματος “ΕΠΕΑΕΚ ΙΙ - Αρχιμήδης ΙΙ - Ενίσχυση ερευνητικών ομάδων στο Τ.Ε.Ι. Κρήτης - Μέτρο 2.2”.

6.γ. Συμμετοχή σε Ερευνητικές Προτάσεις που δεν εγκρίθηκαν

- 9/2003 Συμμετοχή σε ερευνητική πρόταση (που δεν εγκρίθηκε) με τίτλο “Λογοπληροφόρηση: Φωνητική και Δικτυακή Πύλη στο ΤΕΙ Κρήτης”, στα πλαίσια του “ΕΠΕΑΕΚ ΙΙ – Αρχιμήδης - Ενίσχυση ερευνητικών ομάδων στο Τ.Ε.Ι. Κρήτης”.
- 9/2003 Υποβολή ερευνητικής πρότασης (που δεν εγκρίθηκε) με τίτλο “Σχεδιασμός και Οπτικοποίηση Μηχανουργικών Κατεργασιών σε Εικονικό Περιβάλλον”, στα πλαίσια του “ΕΠΕΑΕΚ ΙΙ – Αρχιμήδης - Ενίσχυση ερευνητικών ομάδων στο Τ.Ε.Ι. Κρήτης”.

- 9/2004 Υποβολή ερευνητικής πρότασης (που δεν εγκρίθηκε) με τίτλο “Χρήση τεχνικών υπολογιστικής πληροφορικής και ψηφιακής σχεδίασης για την ανάπτυξη έξυπνου συστήματος ακτινοβολίας στοιχειοκεραιών” στα πλαίσια του “ΕΠΕΑΕΚ II - Αρχιμήδης II - Ενίσχυση ερευνητικών ομάδων στο Τ.Ε.Ι. Κρήτης - Μέτρο 2.2”.
- 9/2009 Υποβολή ερευνητικής πρότασης (που δεν εγκρίθηκε) με τίτλο “Εφαρμογή τεχνικών υπολογιστικής πληροφορικής και σχεδίασης υβριδικών κυκλωμάτων για την ανάπτυξη έξυπνου συστήματος ελέγχου ακτινοβολίας στοιχειοκεραιών (PAARCS-System)” στα πλαίσια του “ΕΠΕΔΒΜ - Αρχιμήδης III - Ενίσχυση ερευνητικών ομάδων στο Τ.Ε.Ι. Κρήτης”.

7. Διοικητικό Έργο (Συμμετοχή σε Διοικητικές Δραστηριότητες)

- 13/11/2002 Παρουσίαση των εργαστηρίων Ψηφιακών Κυκλωμάτων και Προγραμματισμού του Τομέα Αυτοματισμού του τμήματος Ηλεκτρονικής και των δυνατοτήτων εκπόνησης πτυχιακών εργασιών στο hardware/software στην ημερίδα “Ηλεκτρονική Τεχνολογία: Έρευνα, Ανάπτυξη και Εφαρμογές στο ΤΕΙ Κρήτης”.
- 12/2002 – 12/2004 Υπεύθυνος για την κατάρτιση του Ωρολογίου Προγράμματος Εξετάσεων (Ω.Π.Ε.) του Παραρτήματος Χανίων πριν από τις εξεταστικές περιόδους Ιανουαρίου-Φεβρουαρίου, Ιουνίου και Σεπτεμβρίου [πρακτικό άτυπης συνάντησης μελών Ε.Π. και Ε.Τ.Δ.Π του Παρ/ματος 16/9/03, κ.ά.].
- 3/2003 - σήμερα Ανελλιπής συμμετοχή σε όλες τις συνεδριάσεις της Γενικής Συνέλευσης του Τμήματος Ηλεκτρονικής.
- 3/2003 - σήμερα Μέλος του Εργαστηρίου Τεχνολογίας Υπολογιστών και Προγραμματισμού του Τμήματος Ηλεκτρονικής Παραρτήματος Χανίων Τ.Ε.Ι. Κρήτης.
- 6/2003 Μέλος της Εφορευτικής Επιτροπής για την διενέργεια της εκλογής του Διευθυντή της Σχολής Τεχνολογικών Εφαρμογών και του Προϊσταμένου του Τμήματος Ηλεκτρονικής [1283/Φ.20/23-5-2003 και 106/Φ.20/28-5-2003].
- 9/2003 - 9/2004 Μέλος 2μελούς Επιτροπής παρακολούθησης της λειτουργίας του δικτύου των Η/Υ [πρακτικό άτυπης συνάντησης μελών Ε.Π. και Ε.Τ.Δ.Π του Παραρτήματος στις 16/9/03].
- 9/2003 - 9/2004 Μέλος 2μελούς Επιτροπής υποστήριξης διατμηματικών εργαστηρίων Παραρτήματος Χανίων [πρακτικό άτυπης συνάντησης μελών Ε.Π. και Ε.Τ.Δ.Π του Παραρτήματος στις 16/9/03].
- 9/10/2003 Παρουσίαση του Τομέα Αυτοματισμού στην ημερίδα “Ηλεκτρονική: Σπουδές και Προοπτικές” του τμήματος Ηλεκτρονικής.
- 10/2003 - σήμερα Υπεύθυνος για την τακτοποίηση της ετήσιας συνδρομής-συμμετοχής μας στον Ευρωπαϊκό Οργανισμό EUROPRACTICE, εκπροσωπώντας το ΤΕΙ Κρήτης.
- 11/2003 - 12/2004 Μέλος Εκλεκτορικού Σώματος για την πλήρωση μιας θέσης Καθηγητή Εφαρμογών στο Τμήμα Εφαρμοσμένης Πληροφορικής και Πολυμέσων με εξειδίκευση “Πληροφορική - Δομές Δεδομένων και Αλγόριθμοι” [Συμβούλιο ΤΕΙ Κρήτης Πράξη 892/13-11-2003].

- 11/2003 - 2/2004 Μέλος 3μελούς Επιτροπής για την ολοκληρωμένη μελέτη του τρόπου λειτουργίας των εργαστηρίων με απώτερο σκοπό την εξέταση του θέματος των αλυσίδων στα εργαστηριακά μαθήματα του Τμ. Ηλεκτρονικής.
- 12/2003 - 10/2004 Μέλος 3μελούς Επιτροπής για την προετοιμασία και τη διοργάνωση της εκδήλωσης ορκωμοσίας των πτυχιούχων αποφοίτων του Τμ. Ηλεκτρονικής και της τελετής απονομής των πτυχίων της 1/10/2004.
- 12/2003 Μέλος της Εφορευτικής Επιτροπής για την διενέργεια της εκλογής Διευθυντή Παραρτήματος Χανίων [1074/Φ.20/19-11.2003].
- 2/2004 Συμμετοχή στην εισήγηση-πρόταση που αφορά σε λειτουργικές ρυθμίσεις της εκπαιδευτικής διαδικασίας των εργαστηριακών μαθημάτων για την αποτελεσματικότερη λειτουργία των εργαστηρίων του Τμ. Ηλεκτρονικής.
- 4/2004 Μέλος της Εφορευτικής Επιτροπής για την διενέργεια της εκλογής του Προϊσταμένου του Τμήματος Ηλεκτρονικής [185/Φ.20/13-4-2004].
- 12/2004 – 10/2005 Ενημέρωση - καθοδήγηση του νέου υπευθύνου (εκείνου που με διαδέχθηκε) στην κατάρτιση του Ωρολογίου Προγράμματος Εξετάσεων (Ω.Π.Ε.) του Παραρτήματος Χανίων, και λεπτομερής ανάλυση της χρήσης του εξειδικευμένου λογισμικού (Time-Table) που είχε αναπτυχθεί το 2003.
- 12/2004 Παρουσίαση των εργαστηριακών και λοιπών εγκαταστάσεων του Παραρτήματος σε σχολεία που ζήτησαν να διεξάγουν εκπαιδευτικές-ενημερωτικές επισκέψεις στο Παράρτημα Χανίων [πρακτικό Συμβουλίου Τμήματος 9/19-11-2004].
- 26/5/2005 Εισήγηση αναφορικά με την Εξεταστέα Ύλη των Μαθηματικών στην περίπτωση εισαγωγής με κατάρταξη στο Πρόγραμμα Σπουδών του Τμήματος Ηλεκτρονικής.
- 5/2005 Μέλος της Εφορευτικής Επιτροπής για την διενέργεια της εκλογής των Τομεαρχών στον τομέα Ηλεκτρονικής και στον τομέα Αυτοματισμού και Πληροφορικής του Τμήματος Ηλεκτρονικής [Πρακτικό Συμβουλίου Τμήματος 37/20-4-2005].
- 9/2005 - 12/2005 Μέλος Εκλεκτορικού Σώματος για την πλήρωση μιας θέσης Καθηγητή Εφαρμογών στον Τομέα Τηλεπικοινωνιών του Τμήματος Ηλεκτρονικής με εξειδίκευση “Διαμόρφωση και Κωδικοποίηση Ασύρματων Δικτύων Επικοινωνιών”.
- 9/2005 - 12/2005 Μέλος 3μελούς Εισηγητικής Επιτροπής για την πλήρωση της θέσης Καθηγητή Εφαρμογών του Τομέα Τηλεπικοινωνιών στο Τμήμα Ηλεκτρονικής με εξειδίκευση “Δυναμική Διαχείριση Δικτυακών Υπηρεσιών”.
- 9/2005 - 12/2005 Μέλος Εκλεκτορικού Σώματος για την πλήρωση μιας θέσης Καθηγητή Εφαρμογών στον Τομέα Αυτοματισμού & Πληροφορικής του Τμήματος Ηλεκτρονικής με εξειδίκευση “Δυναμική Διαχείριση Δικτυακών Υπηρεσιών”.
- 12/2005 Υπεύθυνος παραλαβής και διαχείρισης του νέου εξοπλισμού (22 Η/Υ και 1 Laser Printer) που απέκτησαν τα εργαστήρια του τμήματος Ηλεκτρονικής.

- 12/2005 - σήμερα Υπεύθυνος για την ομαλή λειτουργία των εργαστηριακών χώρων: Εργ.1. (Προγραμματισμού Η/Υ), Εργ.3. (Ψηφιακών Κυκλωμάτων) και Εργ.4. (Επεξεργασίας Σήματος και Μικροηλεκτρονικής Σχεδίασης) του τμήματος Ηλεκτρονικής.

Εκτός των παραπάνω θα πρέπει να προσθέσω ότι από τον Σεπτέμβριο του 1997 (που πρωτοήρθα στο τμήμα Ηλεκτρονικής) συμμετέχω όποτε μου έχει ζητηθεί: α) στις τριμελείς εξεταστικές επιτροπές των πτυχιικών εργασιών και β) στις επιτροπές διδασκόντων για την εξακρίβωση της δυνατότητας κατοχύρωσης μαθημάτων σπουδαστών.

Επίσης, όποτε μου ζητήθηκε συστατική επιστολή από γνώριμους φοιτητές (π.χ. φοιτητές τους οποίους είχα επιβλέψει κατά την διάρκεια της Πρακτική τους Άσκησης ή κατά την εκπόνηση της Πτυχιικής τους Εργασίας) ανταποκρίθηκα με προθυμία.

8. Δημοσιευμένο Έργο

8.α. Διατριβές

- B.1.** **N.S.Petrakis**, "Calculator personal multicompatibil (Προσωπικός Ηλεκτρονικός Υπολογιστής Πολυσυμβατός)", *Διπλωματική εργασία*, Τιμισοάρα, Ιούνιος 1990. (στην Ρουμανική)
- B.2.** **N.S.Petrakis**, "Creșterea fiabilității și disponibilității sistemelor de calcul prin eficientizarea autocontrolului (Αύξηση της Αξιοπιστίας και της Διαθεσιμότητας των Συστημάτων Υπολογισμού με την Αποτελεσματική Χρήση του Αυτοελέγχου)", *Διδακτορική διατριβή*, Τιμισοάρα, Ιούλιος 1995. (στην Ρουμανική)

8.β. Τεχνικές Αναφορές

- T.1.** **N.S.Petrakis**, "Asupra stadiului actual al implementării metodelor de autocontrol (Σχετικά με το παρόν στάδιο εφαρμογής των μεθόδων αυτοελέγχου)", *αναφορά διδακτορικού*, 1991. (στην Ρουμανική)
- T.2.** **N.S.Petrakis**, "Facilitarea autocontrolului prin metode de proiectare structurată (Διευκόλυνση του αυτοελέγχου μέσω των μεθόδων δομημένης σχεδίασης)", *αναφορά διδακτορικού*, 1991. (στην Ρουμανική)
- T.3.** **N.S.Petrakis**, "Implementarea autocontrolului la sisteme tolerante la defectare (Εφαρμογή αυτοελέγχου στα συστήματα που απαιτείται ανοχή στις βλάβες)", *αναφορά διδακτορικού*, 1992. (στην Ρουμανική)

8.γ. Δημοσιεύσεις σε Διεθνή Επιστημονικά Περιοδικά (μετά από κρίση)

- Π.1.** E. Antonidakis, **N. Petrakis**, I. Kaliakatsos, C. Athanasaki-Michailidou, "Laboratory Performance in Integrated ODL Environments", *ENGINEERING EDUCATION AND RESEARCH – 2002*, iNEER and Begell House Publishers 2003.

8.δ. Εργασίες σε Πρακτικά Διεθνών Συνεδρίων (μετά από κρίση στο πλήρες κείμενο)

- Σ.1.** M.Vlăduțiu, **N.S.Petrakis**, "About New Signature Generation Techniques for Binary Sequences", *International Conference on Technical Informatics, PROCEEDINGS Vol. 5, Timișoara 1994*, pp. 11-15.
- Σ.2.** M.Vlăduțiu, **N.S.Petrakis**, "Adapted Combinational Array for Exact Binary Division with Signed Operands", *International Conference on Technical Informatics, PROCEEDINGS Vol. 5, Timișoara 1994*, pp. 1-10.

- Σ.3. **N.S.Petrakis**, "Applying Parity Check to an Adapted Combinational Array Divider", *International Conference on Technical Informatics*, PROCEEDINGS Vol. 5, Timișoara 1994, pp. 37-48.
- Σ.4. **N.S.Petrakis**, "About Synthesis on Parity Check Adder/Subtractor with Carry-Dependent Result for an Adapted Combinational Array Divider", *Buletinul Științific și Tehnic al Universității Tehnice din Timișoara*, 1994, Seria Automatică și Calculatoare, Tom 39 (53), pp. 46-54.
- Σ.5. M.Vlăduțiu, D.Todinca, **N.S.Petrakis**, I.Brînzaș, "The Principle of a Fuzzy Processor with Parity Check", *Buletinul Științific și Tehnic al Universității Tehnice din Timișoara*, 1994, Seria Automatică și Calculatoare, Tom 39 (53), pp. 133-139.
- Σ.6. A. Dollas, D. Pnevmatikatos, N. Aslanides, S. Kavvadias, E. Sotiriades, K. Papademetriou, N. Chrysos, K. Harteros, E. Antonidakis, **N. Petrakis**, "Architecture and Applications of PLATO, a Reconfigurable Active Network Platform", *Proceedings, 9th International IEEE Symposium on Field-Programmable Custom Computing Machines*, Rohnert Park, CA, April 30 - May 2, 2001, Computer Society Press, pp.101-110.

Αναφορές (citations): **1.**

- Σ.7. E. Antonidakis, I. Kaliakatsos, N. Fragiadakis, **N. Petrakis**, "Retrain the industry's technical workforce using ODL methods: a case study on PCI interface design", *International Conference on New Horizons in Industry and Education*, PROCEEDINGS, Milos Island, Greece, 13-14 September 2001, pp. 199-206.

Αναφορές (citations): **1.**

- Σ.8. I. O. Vardiambasis, J. P. Makris, **N. Petrakis**, "Engineering Electromagnetics Education at the Technological Educational Institute of Crete", *Proceedings, 2nd Balkan Region Conference on Engineering Education*, 16-19 September 2003, Sibiu, Romania, pp. 41-44.
- Σ.9. I. O. Vardiambasis, J. P. Makris, **N. Petrakis**, "Antenna Education at the Technical University of Crete", *Proceedings, 2nd Balkan Region Conference on Engineering Education*, 16-19 September 2003, Sibiu, Romania, pp. 113-116.
- Σ.10. K. O. Vardiambasis, J. N. Padiaditis, **N. Petrakis**, E. Antonidakis, "Teaching computer programming at the Technological Educational Institute of Crete – A case study: Building a web-based information system for the surveillance of SARS", *Proceedings, 2nd Balkan Region Conference on Engineering Education*, 16-19 September 2003, Sibiu, Romania, pp. 117-119.
- Σ.11. J. P. Makris, I. O. Vardiambasis, **N. Petrakis**, "Studying and Calibrating Thermocouples : A Laboratory Exercise at the Technological Educational Institute of Crete", *Proceedings, 2nd Balkan Region Conference on Engineering Education*, 16-19 September 2003, Sibiu, Romania, pp. 120-123.
- Σ.12. Fiolitakis Antonios, **Petrakis Nikolaos**, Margaronis Panagiotis, Antonidakis Emmanouel, "Hardware Implementation of Triple-DES Encryption/ Decryption Algorithm", *International Conference on Telecommunications & Multimedia TEMU2006*, Heraklion, Crete, Greece, 05-07 July 2006.
- Σ.13. Panagiotis Margaronis, Emmanouel Antonidakis, Antonios Fiolitakis, **Nikolaos Petrakis**, "Design and Implementation of a PCI card for secret MODEM or LAN Communications embedding Triple-DES Algorithm", *International Conference on Telecommunications & Multimedia TEMU2006*, Heraklion, Crete, Greece, 05-07 July 2006.

- Σ.14.** Ν. Μουμουτζής, Γ. Στυλιανάκης, Σ. Χριστοδουλάκης, Χ. Ξανθάκη και **Ν. Πετράκης**, “Δεξιότητες Προγραμματισμού Για Όλους: Θέτοντας τις βάσεις της Ψηφιακής Ευχέρειας μέσω Μαθητοκεντρικών Παιδαγωγικών Προσεγγίσεων και Εκπαιδευτικών Γλωσσών Προγραμματισμού”, *Πρακτικά 1ου συνεδρίου για το ΕΛΕΥΘΕΡΟ και ΑΝΟΙΧΤΟ λογισμικό στην εκπαίδευση (ISBN :978-960-99262-0-1)*, Χανιά, 16-18 Απριλίου 2010.
- Σ.15.** G. Sideris, **N. Petrakis** and I. Kaliakatsos, “A VHDL Implementation of the Advanced Encryption Standard Algorithm”, *International Conference on Telecommunications & Multimedia TEMU2010*, Chania, Crete, Greece, 14-16 July 2010.
- Σ.16.** Elias N. Malamas and **Nikolaos Petrakis**, “A Software Platform for Real-Time Assessment of Ship Maneuverability”, *Proceedings of the 52nd International Symposium ELMAR (ELMAR-2010)*, Zadar, Croatia, 15-17 September 2010, pp. 379-382.
- Σ.17.** Ηλίας Ν. Μαλαμάς και **Νικόλαος Πετράκης**, “SMART: Μια πλατφόρμα για την πραγματικού χρόνου αξιολόγηση της ελκτικότητας ναυτικών μονάδων”, *Βίβλος Ναυτικής Τεχνολογίας, Ελληνικό Ινστιτούτο Ναυτικής Τεχνολογίας (ΕΛ.Ι.Ν.Τ.)*, σελ. 105 έως 125, Αθήνα 30 Νοεμβρίου-1 Δεκεμβρίου 2010.
- Σ.18.** George Liodakis, Ioannis O. Vardiambasis, **Nikolaos Petrakis** and Ioannis A. Kaliakatsos, “Laying the Groundwork for Effective Workplace Learning in the ICT Sector”, *Proceedings of the 7th International Conference on New Horizons in Industry, Business and Education (NHIBE 2011)*, pp. 195-200, 25-26 August 2011, Chios island, Greece.

8.ε. Αναφορές (Citations) στις προηγούμενες εργασίες

- A.1.** A. Dollas, D. Pnevmatikatos, N. Aslanides, S. Kavadias, E. Sotiriades, K. Papademetriou, “Rapid Prototyping of Reusable 4x4 Active ATM Switch Core with the PCI Pamette” In *Proceedings, 12th International IEEE Workshop on Rapid System Prototyping (RSP-2001)*, pp. 17-23, Monterey, CA, June 25-27, 2001, IEEE, αναφορά στην **Σ.6**.
- A.2.** G. Papadourakis “New Horizons in Industry and Education”, *Industry and Higher Education Journal*, Vol 16, Num. 5, October 2002, αναφορά στην **Σ.7**.

8.στ. Σημειώσεις Παραδόσεων στο Τ.Ε.Ι. Κρήτης

- Δ.1.** **Ν.Πετράκης**, *Προγραμματισμός Η/Υ Ι – Σημειώσεις Παραδόσεων*, Τμήμα Ηλεκτρονικής, Χανιά, 1999.
- Δ.2.** **Ν.Πετράκης**, *Διαδίκτυα και Ενδοδίκτυα Η/Υ – Σημειώσεις Παραδόσεων*, Τμ. Τηλεπικ. & Δικτύων Η/Υ (ΠΣΕ), Χανιά, 2001.
- Δ.3.** **Ν.Πετράκης**, *Προγραμματισμός Η/Υ ΙΙ – Σημειώσεις Παραδόσεων*, Τμήμα Ηλεκτρονικής, Χανιά, 2002.
- Δ.4.** Ι.Μαραγκουδάκης και **Ν.Πετράκης**, *Σημειώσεις εισαγωγής στα Windows & διαχείρισης αρχείων και καταλόγων – Εκφωνήσεις των εργαστηριακών ασκήσεων του Προγραμματισμού Η/Υ ΙΙ*, Τμήμα Ηλεκτρονικής, Χανιά, 2002.
- Δ.5.** **Ν.Πετράκης**, *Προγραμματισμός Η/Υ – Σημειώσεις Παραδόσεων* (εξέλιξη του Δ.3.), Τμήμα Ηλεκτρονικής, Χανιά, 2004.
- Δ.6.** **Ν.Πετράκης**, *Τεχνικές Αύξησης Αξιοπιστίας Ψηφιακών Συστημάτων – Σημειώσεις Παραδόσεων*, Τμήμα Ηλεκτρονικής, Χανιά, 2009.
- Δ.7.** **Ν.Πετράκης**, *Δομές Δεδομένων και Τεχνικές Προγραμματισμού – Σημειώσεις Παραδόσεων*, Τμ. Ηλεκτρονικής, Χανιά, 2005.
- Δ.8.** Η.Μαλαμάς και **Ν.Πετράκης**, *Εγχειρίδιο Microwind – Βοήθημα για το Εργαστήριο του μαθήματος Μικροηλεκτρονική & VLSI*, Τμήμα Ηλεκτρονικής, Χανιά, 2008.

- Δ.9.** **Ν.Πετράκης**, Αρχιτεκτονική Η/Υ – *Διαφάνειες Παραδόσεων*, Τμ. Ηλεκτρονικής, Χανιά, 2011.
- Δ.10.** **Ν.Πετράκης**, Προγραμματισμός Η/Υ – *Διαφάνειες Παραδόσεων*, Τμ. Ηλεκτρονικής, Χανιά, 2012.
- Δ.11.** Ε.Ζαούτης, Η.Μαλαμάς και **Ν.Πετράκης**, *Σημειώσεις – Εκφωνήσεις των εργαστηριακών ασκήσεων των Ψηφιακών Κυκλωμάτων II (υπό αναμόρφωση)*, Τμήμα Ηλεκτρονικής, Χανιά, 2012.

Ο Συντάκτης